

2A-Limit in flüchtigen Speicher schreiben = Register 0x2015

>>3a 38 31 35 32 30 30 30 31 34 30 30 34 0a<< [[:8152000140004<LF>]]

Prüfsumme: 0x55-0x08-0x15-0x20-0x00-0x14-0x00 = 4 (kein Überlauf da Summe kleiner als 55)

2A = 20\*100mA => 20 = 0x14

Register 0x2015 wird nach 1 Minute auf den Wert von 0xEDF0 geschrieben; muss somit zyklisch wiederholt werden

Es lässt sich sauber auf 1 Nachkommastelle regeln, was mit Victrons Apps (Windows, Android) nicht möglich ist, was aber irrelevant ist, da diese ins falsche Register schreiben. 0xEDF0 funktioniert dabei stets als obere Schranke für 0x2015. Beispiel 8.5A:

>>3A 38 31 35 32 30 30 30 35 35 30 30 43 33 0A<< [[:81520005500C3<LF>]]

Strom	String	Veränderlicher Teil	Strom A*10 (HEX)	Unbekannt	Prüfsumme
0	:8152000000018	8152000	"00"	"00"	18
1	:81520000A000E	8152000	0A	"00"	0E
2	:8152000140004	8152000	14	"00"	"04"
3	:81520001E00FA	8152000	1E	"00"	FA
4	:81520002800F0	8152000	28	"00"	F0
5	:81520003200E6	8152000	32	"00"	E6
6	:81520003C00DC	8152000	3C	"00"	DC
7	:81520004600D2	8152000	46	"00"	D2
8	:81520005000C8	8152000	50	"00"	C8
9	:81520005A00BE	8152000	5A	"00"	BE
10	:81520006400B4	8152000	64	"00"	B4
11	:81520006E00AA	8152000	6E	"00"	AA
12	:81520007800A0	8152000	78	"00"	A0
13	:8152000820096	8152000	82	"00"	96
14	:81520008C008C	8152000	8C	"00"	8C
15	:8152000960082	8152000	96	"00"	82
16	:8152000A00078	8152000	A0	"00"	78
17	:8152000AA006E	8152000	AA	"00"	6E
18	:8152000B40064	8152000	B4	"00"	64
19	:8152000BE005A	8152000	BE	"00"	5A
20	:8152000C80050	8152000	C8	"00"	50